## Patent Abstracts of Japan

PUBLICATION NUMBER

08322153

**PUBLICATION DATE** 

03-12-96

APPLICATION DATE APPLICATION NUMBER

23-05-95 07123313

APPLICANT: FUJI ELECTRIC CO LTD;

INVENTOR:

YAMAMOTO MITSUTOSHI;

INT.CL.

H02J 3/16 G05F 1/70 H02J 3/18

H02J 3/26 H02M 7/48

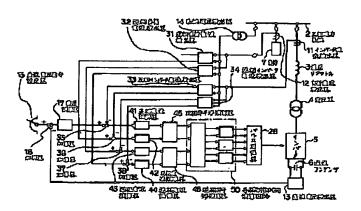
TITLE

**CONTROL METHOD OF** 

THREE-PHASE POWER CONVERTER

FOR REACTIVE POWER

COMPENSATION



ABSTRACT :

PURPOSE: To suppress fluctuation of system voltage due to negative phase, current by detecting the current of an inverter while separating into DC biaxial components of positive and negative phases, converting the inverter current thus detected into a voltage command value for each of three phases and controlling each phase of inverter individually.

CONSTITUTION: A current flowing through a load 7 is connected with a three-phase power system 2 is detected while being separated into biaxial components of positive and negative phases thus detecting the current flowing through an inverter 5 while separating into biaxial components of positive and negative phases. Positive phase current regulators 41, 42 and a positive phase noninterference operating unit 45 determine the biaxial component of positive phase voltage command value for nullifying the difference of positive phase biaxial component between the load current and inverter current while negative phase current regulators 43, 44 and a negative phase noninterference operating unit 46 determine the biaxial component of negative phase voltage command value for nullifying the difference of negative phase biaxial component between the load current and inverter current. Control signal for each phase of the inverter 5 is operated from the biaxial component of both voltage command values.

COPYRIGHT: (C)1996,JPO

...•

### (19)日本国特許庁(JP)

## (12) 公 關 特 許 公 報 (A)

(11)特許出願公開番号

# 特開平8-322153

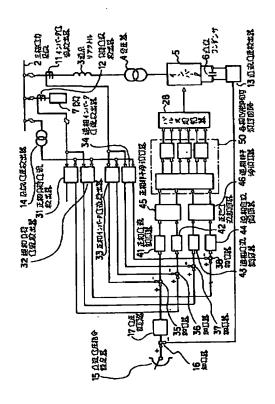
(43)公開日 平成8年(1996)12月3日

(51) Int.Cl.6	•	識別記号	<b>庁内整理番号</b>	FΙ			ŧ	<b>支術表示簡</b> 序
H02J 3	/16		9470-5G	H 0 2 J	3/16			
G05F 1	/70		4237-5H	G 0 5 F	1/70	]	L	
H02J 3	/18		9470-5G	H 0 2 J	3/18	1	D	
3	3/26		9470-5G		3/26	]	В	
	′/ <b>4</b> 8		9181 -5H	H 0 2 M 7/48 R				
				審査請求	未請求	請求項の数3	OL	(全 7 頁
(71)出願番号 特願平7-123313 (71)出版		(71)出願人		34 幾株式会社				
(22)出願日		平成7年(1995)5月23日			神奈川	県川崎市川崎区[	日辺新田	11番1号
				(72)発明者	神奈川	光俊 県川崎市川崎区[ 機株式会社内	田辺新田	31番1号
				(74)代理人		山口 巖		

## (54) 【発明の名称】 無効電力補償用三相電力変換装置の制御方法

## (57) 【要約】

【目的】三相電力系統に接続された負荷に流れる無効電力や負荷の不平衡に起因して流れる逆相電流により系統電圧が変動するのを抑制することにある。



20

1

#### 【特許請求の範囲】

【請求項1】三相電力系統に三相電力変換装置を接続し、当該三相電力変換装置が出力する電流を正相2軸成分と逆相2軸成分とに分離して検出し、前記三相電力系統を流れる負荷電流を正相2軸成分と逆相2軸成分とに分離して検出し、この負荷電流各検出値を指令値にして前記三相電力変換装置出力電流各検出値を前記指令値に一致させる調節動作により正相電圧指令値2軸成分と逆相電圧指令値2軸成分とを求め、前記三相電力変換装置の各相を別個に制御する各相制御信号は、前記正相電圧指令値2軸成分と逆相電圧指令値2軸成分と逆相電圧指令値2軸成分と逆相電圧指令値2軸成分から演算することを特徴とする無効電力補償用三相電力変換装置の制御方法。

【請求項2】請求項1に記載の無効電力補償用三相電力変換装置の制御方法において、前記三相電力変換装置の各相を別個に制御する各相制御信号は、調節動作により得られる前記正相電圧指令値2軸成分と逆相電圧指令値2軸成分から演算される三相各相毎の2軸電圧指令値を使用することを特徴とする無効電力補償用三相電力変換装置の制御方法。

【請求項3】請求項1に記載の無効電力補償用三相電力変換装置の制御方法において、前記三相電力変換装置の各相を別個に制御する各相制御信号は、調節動作により得られる前記正相電圧指令値2軸成分と逆相電圧指令値2軸成分から演算される三相各相毎の2軸電圧指令値と、これら三相各相毎の2軸電圧指令値から演算される三相各相毎の電圧位相と電圧波高値を使用することを特徴とする無効電力補償用三相電力変換装置の制御方法。

## 【発明の詳細な説明】

### [0001]

【産業上の利用分野】この発明は、三相電力系統に生じる無効電力や不平衡電力を補償して、当該三相電力系統の電圧変動を抑制する無効電力補償用三相電力変換装置の制御方法に関する。

#### [0002]

【従来の技術】図5は無効電力補償装置の基本構成を示した主回路接続図である。この図5において、三相電力系統2には連系リアクトル3と変圧器4とを介して三相電力変換装置としてのインパータ5の交流側を接続するが、このインパータ5の直流側には直流コンデンサ6を 40接続する。

【0003】図6は図5の基本構成回路に従って無効電力を制御する従来例を示した回路図であって、自励式電圧形インパータを使用して無効電力を制御する場合を示している。この図6の従来例回路において、三相電力系統2には連系リアクトル3と変圧器4とを介して三相電力変換装置としてのインパータ5(自励式電圧形インパータ)を接続し、当該インパータ5の電流をインパータ電流検出器11で検出する。一方、三相電力系統2に接続した負荷7に流れる電流は、負荷電流検出器12で検50

出する。また、この三相電力系統2の電圧は系統電圧検 出器14で検出する。

【0004】負荷電力演算器21は負荷電流検出器12で検出する負荷電流と系統電圧検出器14で検出する系統電圧とを入力して、負荷7の有効電力Lpと無効電力Loとを演算するが、そのうちの無効電力演算値Loを指令値として加算器24へ出力する。インバータ電力演算器22はインバータ電流検出器11で検出する系統電圧とを入力して、インバータ5の有効電力Coと無効電力Coとを演算し、有効電力演算値Coは加算器23へ入力させ、無効電力演算値Coは加算器24へ入力させる。

【0005】一方、加算器16は直流電圧検出器13が検出する直流コンデンサ6の電圧と直流電圧指令設定器15が設定する直流電圧指令値との偏差を演算し、電圧調節器17はこの偏差を零にする制御信号を有効電力指令値として加算器23へ出力する。よって加算器23はこの有効電力指令値とインバータ有効電力演算値C。との偏差を演算し、有効電力調節器25はこの偏差を零にする制御信号を点弧角調整器27へ出力するし、加算器24は指令値である負荷無効電力演算値L。とインバータ無効電力演算値C。との偏差を演算し、無効電力調節器26はこの偏差を零にする制御信号を点弧角調整器27へ出力する。点弧角調整器27の出力信号はパルス増幅器28を経てインバータ5へ与えられる。

#### [0006]

【発明が解決しようとする課題】図6の従来例回路で記述している無効電力補償用三相電力変換装置の制御方法 30 は、負荷7に流れる電流のうちの三相平衡成分に対する補償であって、これにより電圧変動をある程度は抑制できるが、不平衡電流成分に対して補償することはできないので、不平衡電流に起因して発生する電圧変動を抑制できない欠点を有する。

【0007】そこでこの発明の目的は、三相電力系統に接続された負荷に流れる無効電力や、負荷の不平衡に起因して流れる逆相電流により系統電圧が変動するのを抑制することにある。

### [0008]

別 【課題を解決するための手段】前記の目的を達成するためにこの発明の無効電力補償用三相電力変換装置の制御方法は、三相電力系統に三相電力変換装置を接続し、当該三相電力変換装置が出力する電流を正相2軸成分とに分離して検出し、前記三相電力系統を流れる負荷電流を正相2軸成分と逆相2軸成分とに分離して検出し、この負荷電流各検出値を指令値にして前記三相電力変換装置出力電流各検出値を前記指令値に一致させる調節動作により正相電圧指令値2軸成分と逆相電圧指令値2軸成分とを求め、前記三相電力変換装置の各相を別個に制御する各相制御信号は、前記正相電圧指令値

2軸成分と逆相電圧指令値2軸成分から演算するものと する。

[0009]

【作用】第1の発明は、三相電力系統に接続している負 荷に流れる電流を正相2軸成分と逆相2軸成分とに分離 して検出し、三相電力変換装置としてのインパータに流 れる電流を正相2軸成分と逆相2軸成分とに分離して検 出する。正相電流調節器と正相非干渉演算器とにより、 負荷電流正相2軸成分とインパータ電流正相2軸成分と の偏差を零にする正相電圧指令値2軸成分が得られ、逆 10 相電流調節器と逆相非干渉演算器とにより、負荷電流逆 相2軸成分とインバータ電流逆相2軸成分との偏差を零 にする逆相電圧指令値2軸成分が得られる。これら正相 電圧指令値2軸成分と逆相電圧指令値2軸成分から、前 記インバータの各相を別個に制御する各相制御信号を演 算する。

【0010】第2の発明は以下の如くである。即ち、正 相非干渉演算器が出力する正相電圧指令値2軸成分 Vrd, Vrgは下記の数式1で表され、逆相非干渉演算器\* \*が出力する逆相電圧指令値2軸成分Vx4, Vx6は下記の 数式2で表される。

[0011]

【数1】

$$\begin{bmatrix} V_{Pd} \\ V_{Pq} \end{bmatrix} = \sqrt{\frac{3}{2}} \begin{bmatrix} V_{P} & \cos \phi_{P} \\ V_{P} & \sin \phi_{P} \end{bmatrix}$$

[0012]

【数2】

$$\begin{bmatrix} V_{Nd} \\ V_{Nq} \end{bmatrix} = \sqrt{\frac{3}{2}} \begin{bmatrix} V_{N} \cdot \cos \phi_{N} \\ V_{N} \cdot \sin \phi_{N} \end{bmatrix}$$

【0013】また、インパータが出力すべき各相電圧指 令値を、正相電圧成分と逆相電圧成分とに分離して表現 すると、下記の数式3となる。

[0014]

【数3】

$$\begin{bmatrix} V_{\mathbf{u}} \\ V_{\mathbf{v}} \\ V_{\mathbf{w}} \end{bmatrix} = \begin{bmatrix} |V_{\mathbf{u}}| \cdot \cos(\omega t + \phi_{\mathbf{u}}) \\ |V_{\mathbf{v}}| \cdot \cos(\omega t + \phi_{\mathbf{v}} - 2\pi/3) \\ |V_{\mathbf{w}}| \cdot \cos(\omega t + \phi_{\mathbf{w}} - 4\pi/3) \end{bmatrix}$$

$$= \begin{bmatrix} V_P & \cos (\omega t + \phi_P) + V_N & \cos (\omega t + \phi_N) \\ V_P & \cos (\omega t + \phi_P - 2\pi/3) + V_N & \cos (\omega t + \phi_N + 2\pi/3) \\ V_P & \cos (\omega t + \phi_P - 4\pi/3) + V_N & \cos (\omega t + \phi_N + 4\pi/3) \end{bmatrix}$$

【0015】この数式3を | V<sub>1</sub> | , | V<sub>2</sub> | , | V<sub>2</sub> |とφι, φν, φν に関して展開すると、以下の数式 4~数式6が得られる。

[0016]

【数4】

$$|V_{u}| = \sqrt{V_{ua}^{2} + V_{ua}^{2}}$$
 ,  $\phi_{v} = \tan^{-1} \frac{V_{ua}}{V_{ua}}$ 

[0017]

【数5】

$$|V_{\rm v}| = \sqrt{V_{{\rm v}_d}^2 + V_{{\rm v}_q}^2}$$
 ,  $\phi_{\rm v} = {\rm tan}^{-1} \frac{V_{{\rm v}_q}}{V_{{\rm v}_d}}$ 

[0018]

【数6】

$$|V_w| = \sqrt{V_{w_d}^2 + V_{w_u}^2}$$
 ,  $\phi_w = \tan^{-1} \frac{V_{w_d}}{V_{w_d}}$ 

【0019】但し、数式4に記载のVua, Vuaは数式7 で、数式5に記載のVva, Vvaは数式8で、数式6に記 哉のVva, Vv。は数式9でそれぞれが表される。

[0020]

【数7】

$$V_{Ud} = V_P \cdot \cos \phi_P + V_N \cdot \cos \phi_N$$
$$V_{Ue} = V_P \cdot \sin \phi_P + V_N \cdot \sin \phi_N$$

[0021]

【数8】

$$V_{Vd}=V_P \cdot \cos \phi_P + V_N \cdot \cos (\phi_N + 4\pi/3)$$

$$V_{Vd}=V_P \cdot \sin \phi_P + V_N \cdot \sin (\phi_N + 4\pi/3)$$

[0022]

【数9】

$$V_{\text{Wd}} = V_{\text{P}} \cdot \cos \phi_{\text{P}} + V_{\text{N}} \cdot \cos (\phi_{\text{N}} + 2\pi/3)$$
$$V_{\text{Wd}} = V_{\text{P}} \cdot \sin \phi_{\text{P}} + V_{\text{N}} \cdot \sin (\phi_{\text{N}} + 2\pi/3)$$

【0023】これらの数式7~数式9に数式1と数式2 を代入することで、下記の数式10~数式12が得られ

[0024]

【数10】

$$\begin{bmatrix} V_{Ud} \\ V_{Uq} \end{bmatrix} = \sqrt{\frac{2}{3}} \begin{bmatrix} 1 & 0 \\ 0 & 1 \end{bmatrix} \begin{bmatrix} V_{Pd} \\ V_{Pq} \end{bmatrix} + \sqrt{\frac{2}{3}} \begin{bmatrix} 1 & 0 \\ 0 & 1 \end{bmatrix} \begin{bmatrix} V_{Nd} \\ V_{Nq} \end{bmatrix}$$

$$\begin{bmatrix} V_{\text{Vd}} \\ V_{\text{Va}} \end{bmatrix} = \sqrt{\frac{2}{3}} \begin{bmatrix} 1 & 0 \\ 0 & 1 \end{bmatrix} \begin{bmatrix} V_{\text{Pd}} \\ V_{\text{Pa}} \end{bmatrix} + \sqrt{\frac{2}{3}} \begin{bmatrix} -1/2 & \sqrt{3}/2 \\ -\sqrt{3}/2 & 1/2 \end{bmatrix} \begin{bmatrix} V_{\text{Nd}} \\ V_{\text{Na}} \end{bmatrix}$$

[0026]

$$\begin{bmatrix} V_{\text{Wd}} \\ V_{\text{Wa}} \end{bmatrix} = \sqrt{\frac{2}{3}} \begin{bmatrix} 1 & 0 \\ 0 & 1 \end{bmatrix} \begin{bmatrix} V_{\text{Pd}} \\ V_{\text{Pq}} \end{bmatrix} + \sqrt{\frac{2}{3}} \begin{bmatrix} -1/2 & \sqrt{3}/2 \\ \sqrt{3}/2 & 1/2 \end{bmatrix} \begin{bmatrix} V_{\text{Nd}} \\ V_{\text{Ng}} \end{bmatrix}$$

【0027】これらの数式10~数式12から、インバータが出力すべき三相各相の2軸電圧指令値を演算することができる。第3の発明は、前記の数式10~数式12で演算した各相毎の2軸電圧指令値から、インバータが出力すべき各相の電圧制御率入と、電圧位相差のを演算する。よって、インバータが出力すべき各相電圧を電圧制御率入と電圧位相差のとで表現すると、下記の数式13となる。

[0028]

【数13】

$$\begin{bmatrix} V_{\mathbf{u}} \\ V_{\mathbf{v}} \\ V_{\mathbf{w}} \end{bmatrix} = \begin{bmatrix} \lambda_{\mathbf{u}} \cdot \cos (\omega t + \phi_{\mathbf{u}}) \\ \lambda_{\mathbf{v}} \cdot \cos (\omega t + \phi_{\mathbf{v}} - 2\pi/3) \\ \lambda_{\mathbf{w}} \cdot \cos (\omega t + \phi_{\mathbf{w}} - 4\pi/3) \end{bmatrix}$$

【0029】この数式13に記載の $\lambda_{I}$ ,  $\lambda_{V}$ ,  $\phi_{I}$ ,  $\phi_{V}$ ,  $\phi_{V}$  は、前述した数式3~数式6により、下記の数式14~数式16で表される。

[0030]

【数14】

$$\lambda_{\rm u} = \sqrt{{\rm V_{ud}}^2 + {\rm V_{ue}}^2}$$
 ,  $\phi_{\rm u} = {\rm tan}^{-1} \frac{{
m V_{ue}}}{{
m V_{ud}}}$ 

[0031]

【数15】

$$\lambda_{\rm v} = \sqrt{V_{\rm vd}^2 + V_{\rm vq}^2}$$
 ,  $\phi_{\rm v} = an^{-1} \frac{V_{\rm vq}}{V_{\rm vd}}$ 

[0032]

【数16】

$$\lambda_{\rm w} = \sqrt{{\rm V_{\rm wd}}^2 + {\rm V_{\rm wq}}^2}$$
 ,  $\phi_{\rm w} = {\rm tan}^{-1} \frac{{
m V_{\rm wq}}}{{
m V_{\rm wd}}}$ 

【0033】これらの数式14~数式16により得られる各相毎の制御率入と位相差のとを使って三相電力変換装置の各相を制御する。

[0034]

【実施例】図1は本発明の第1実施例を表した回路図で

あるが、この図1の第1実施例回路に図示の三相電力系統2,連系リアクトル3,変圧器4,インパータ5,直流コンデンサ6,負荷7,インパータ電流検出器11,負荷電流検出器12,直流電圧検出器13,系統電圧検出器14,直流電圧指令設定器15,加算器16,電圧調節器17,及びパルス増幅器28の名称・用途・機能は、図6で既述の従来例回路の場合と同じであるから、これらの説明は省略する。

【0035】この第1実施例回路において、三相電力系 統2に接続されている負荷7に流れる電流を負荷電流検 出器12で検出し、これを電流指令値とする。即ち、こ の負荷電流検出器12で検出される負荷電流は、系統電 圧検出器14が検出する系統電圧を基準にして、正相負 荷電流検出器31が正相負荷電流直流2軸成分に分離し て検出し、これらを正相電流指令値としているし、逆相 負荷電流検出器32が逆相負荷電流直流2軸成分に分離 して検出し、これらを逆相電流指令値としている。但 30 し、前述した正相負荷電流直流2軸成分のうちの有効電 流成分については、無効電力補償装置であるインパータ 5に接続している直流コンデンサ6の電圧を一定に維持 する制御を行う必要がある。そこで電圧調節器17は、 直流コンデンサ6の電圧検出値(即ち直流電圧検出器1 3が検出する電圧)を電圧指令値(即ち直流電圧指令設 定器 1 5 が設定する値) に一致させる制御を行い、当該 電圧調節器17の出力信号を正相負荷電流直流2軸成分 のうちの有効電流成分の指令値としている。

【0036】一方、インバータ5を流れる電流をインバ 40 一夕電流検出器11で検出するインバータ電流を、前述 した負荷電流の場合と同様に、系統電圧検出器14が検 出する系統電圧を基準にして、正相インバータ電流検出 器33が正相インバータ電流直流2軸成分に分離して検 出し、これらを正相電流検出値とし、逆相インバータ電 流検出器34が逆相インバータ電流直流2軸成分に分離 して検出し、これらを逆相電流検出値としている。

【0037】4つの加算器35~38は、それぞれが前述した各電流指令値と各電流検出値との偏差を別個に演算して、その演算結果をそれぞれに対応した正相電流調節器41、42と逆相電流調節器43、44へ入力させ

10

る。正相電流調節器41,42は、その入力偏差を零に する調節動作の結果を正相非干渉演算器45へ出力し、 逆相電流調節器43、44はその入力偏差を零にする調 節動作の結果を逆相非干渉演算器46へ出力する。正相 非干渉演算器 4 5 で演算された正相電圧指令値 2 軸成分 Vra, Vra (数式1参照)と、逆相非干渉演算器46で 演算された逆相電圧指令値2軸成分Vna, Vng(数式2 参照)を各相制御信号演算回路50へ入力させる。

【0038】各相制御信号演算回路50はこれら正相電 圧指令値2軸成分Vra, Vraと逆相電圧指令値2軸成分 .Vna, Vnaから、三相各相を別個に制御する各相制御信 号をパルス増幅器28を介してインパータ5へ与えるこ とにより、負荷7に流れる無効電流や不平衡電流をこの インパータ5で補償することができる。図2は図1の第 1 実施例回路に記载の各相制御信号演算回路の構成を表 した樽成図である。図2に図示のように、各相2軸電圧 演算器51は正相非干渉演算器45からの正相電圧指令 値2軸成分Vra, Vraと、逆相非干渉演算器46からの 逆相電圧指令値2軸成分Vxa, Vxgとを入力して、イン バータ5が出力すべき三相各相の2軸電圧指令値を演算 20 する。演算されたU相2軸電圧指令値V11, V11。(数式 10参照)はU相ベクトルアナライザ52へ入力して電 圧制御率入 にと電圧位相差 φ に (数式 14参照) とを出 カレ、V相2軸電圧指令値Vva, Vva (数式11参照) はV相ベクトルアナライザ53へ入力して電圧制御率入 v と電圧位相差 φv (数式 15参照)とを出力し、W相 2軸電圧指令値Vva, Vva (数式12参照)はW相ペク トルアナライザ54へ入力して電圧制御率入。と電圧位 相差 Φv (数式 16参照)とを出力する。

【0039】図3は本発明の第2実施例を表した回路図 であって、前述した図2に記载の各相制御信号演算回路 50の回路構成を表している。この第2実施例回路は8 つのゲイン変換器61~68(各ゲインは同じ値とはな らない), 3つの極性変換器 71~73, 及び10個の 加算器 7 7 ~ 8 6 とで構成していて、入力した正相電圧 指令値 2 軸成分 Vァィ、 Vァ 。と逆相電圧指令値 2 軸成分 V Ra, VRgとから、U, V, W各相の2軸電圧指令値 Vua, Vua, Vva, Vva, 及びVvaを演算してい

【0040】図4は本発明の第3実施例を表した回路図 40 であって、前述した図2に記载のU相ベクトルアナライ ザ52の回路構成を表している。この第3実施例回路に おいて、乗算器91と乗算器92はU相2軸電圧指令値 VuaとVugを別個に2乗し、加算器93はこれらVua<sup>2</sup> と V 1 2 との和を演算し、平方根演算器 9 4 はこの和の 平方根であるU相電圧制御率入』を算出する。 更に除算 器95はVu。÷Vu。の演算を行い、この除算結果を逆正 接演算器96へ入力することで、この逆正接演算器96 はU相電圧位相差の。を算出する。

[0041]

【発明の効果】三相電力系統に接続して無効電力を補償 する従来の三相電力変換装置は、負荷に流れる電流のう ちの三相平衡成分に対する補償は行うが、不平衡成分に 対する補償はできなかった。そのため不平衡成分に起因 して発生する電圧変動は抑制できない不具合があった が、本発明によれば、三相電力変換装置の電流を正相電 流直流2軸成分と逆相電流直流2軸成分とに分離して検 出・制御した後、三相各相毎の電圧指令値に変換して前 記三相電力変換装置の各相を別個に制御するので、前記 三相電力系統に接続された負荷に無効電流や不平衡電流 が流れ、これに起因して生じる逆相電流により系統電圧 が変動するのを抑制することができる効果が得られる。

#### 【図面の簡単な説明】

- 【図1】本発明の第1実施例を表した回路図
- 【図2】図1の第1実施例回路に記载の各相制御信号演 算回路の構成を表した構成図
- 【図3】本発明の第2実施例を表した回路図
- 【図4】本発明の第3実施例を表した回路図
- 【図5】無効電力補償装置の基本構成を示した主回路接

【図6】図5の基本構成回路に従って無効電力を制御す る従来例を示した回路図

#### 【符号の説明】

- 2 三相電力系統
- 三相電力変換装置としてのインパータ 5
- 6 直流コンデンサ
- 7 負荷
- 1 1 インパータ電流検出器
- 1 2 負荷電流検出器
- 13 直流電圧検出器
- 14 系統電圧検出器
- 15 直流電圧指令設定器
- 17 電圧調節器
- 2 1 負荷電力演算器
- 2 2 インバータ電力演算器
- 2 5 有効電力調節器
- 無効電力調節器 26
- 27 点弧角調整器
- 28 パルス増幅器
- 3 1 正相負荷電流検出器
- 3 2 逆相負荷電流検出器
- 逆相インパータ電流検出器 34

正相インパータ電流検出器

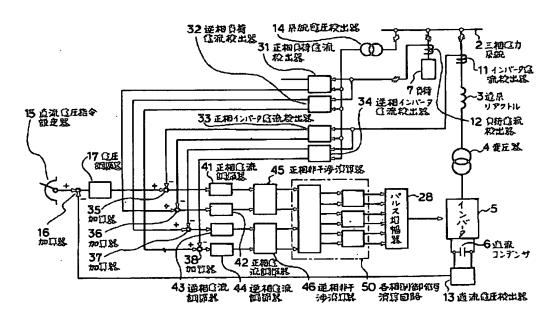
35~38 加算器

- 41,42 正相電流調節器
- 43, 44 逆相電流調節器
- 45 正相非干渉演算器
- 46 逆相非干涉演算器
- 5 0 各相制御信号演算回路
- 各相2軸電圧演算器 50 5 1

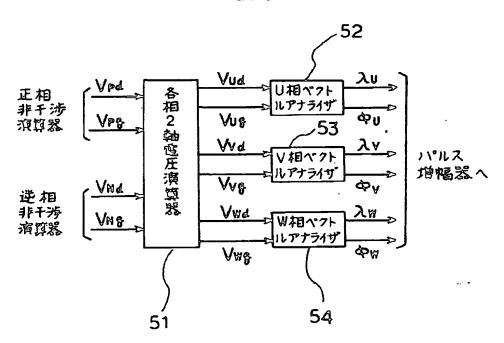
					• ,
			·	• ū	. , ;
					5
					٠
en <sup>e</sup>					
					•
			* * * * * * * * * * * * * * * * * * *		
				·	1
					•
					•
		•			
				•	
					,
					•

	9		10
5 2	U相ベクトルアナライザ	91, 92	乗算器
5 3	V相ベクトルアナライザ	9 3	加算器
5 4	W相ベクトルアナライザ	9 4	平方根演算器
61~68	ゲイン変換器	9 5	除算器
71~73	極性変換器	9 6	逆正接演算器
77~86	加算器		

【図1】

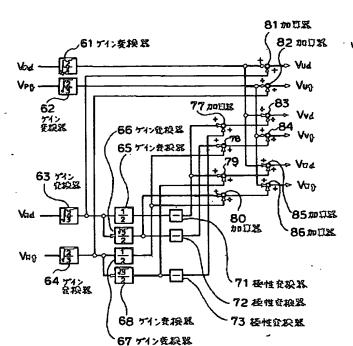


[図2]

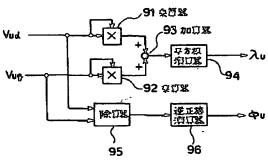


\* + \$

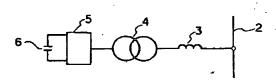
[図3]



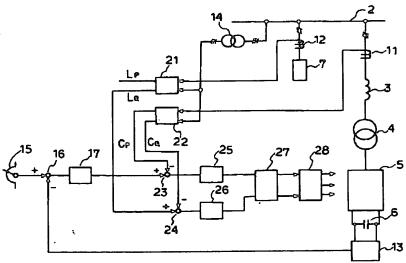
[図4]



【図5】



【図6】



.